

### 3.6.8 Entwurf analoger Systeme

<b>Entwurf analoger Systeme</b>
<b>Modulübersicht</b>
EDV-Bezeichnung: EITB640I
Modulverantwortliche(r): Prof. Dr. Herman Jalli Ng
Modulumfang (ECTS): 5 Punkte
Einordnung (Semester): 4. Semester
Inhaltliche Voraussetzungen: Vorlesung und Labor Elektronik (Modul EIFB330), Kenntnisse der Systemtheorie
Voraussetzungen nach SPO: Nach SPO sind keine formellen Voraussetzungen erforderlich.
Kompetenzen: Die erfolgreich Teilnehmenden verstehen den Einsatz von Standard - Integrierten Schaltungen (ICs) beim Entwurf Analoger Systeme, indem sie <ul style="list-style-type: none"> <li>a) Technologie und Herstellungsverfahren der ICs verstehen,</li> <li>b) Optionen und Restriktionen der integrierten Schaltungstechnik kennen,</li> <li>c) Fortgeschrittene Schaltungstechniken kennen und wissen wie sie für die Realisierung integrierter Schaltungen einzusetzen sind,</li> <li>d) die Innenbeschaltung und die Parameter von Operationsverstärkern beschreiben und dimensionieren,</li> <li>e) die Funktion einer Bandgap-Spannungsreferenz verstehen,</li> <li>f) einen Schaltregler beschreiben und entwerfen,</li> </ul> um im weiteren Verlauf des Studiums und im späteren Berufsleben Schaltungen mit Standard-ICs entwerfen und realisieren zu können.
Nach erfolgreichem Abschluss des Moduls: <ul style="list-style-type: none"> <li>a) kennen die Studierenden die Möglichkeiten und Grenzen der analogen integrierten Schaltungstechnik,</li> <li>b) kennen die Studierende den prinzipiellen Aufbau von Operationsverstärkern,</li> <li>c) verstehen die Studierenden den Zusammenhang der nichtidealen Eigenschaften des Operationsverstärkers und der Innenbeschaltung,</li> <li>d) kennen die Studierenden die numerischen Probleme bei der Simulation von Analogschaltungen,</li> <li>e) haben die Studierenden das Wissen, geeignete Spannungs- und Stromsreferenzschaltungen zu beurteilen und zu entwerfen,</li> <li>f) sind die Studierenden in der Lage, Aufwärtswandler, Abwärtswandler und Invertierenden Wandler zu entwerfen, zu analysieren und zu dimensionieren,</li> <li>g) können Studierende die nicht-idealen Eigenschaften der Schaltregler bewerten,</li> <li>h) haben Studierende die Grenzen des im Labor behandelten Schaltreglerprinzips verinnerlicht und können diese auf beliebige andere Wandler anwenden,</li> </ul>

sind die Studierenden weiter in Teamarbeit geschult.
Prüfungsleistungen: Die theoretischen Kenntnisse der Studierenden werden in einer schriftlichen Klausur (Dauer 90 min) bewertet. Die praktischen Fähigkeiten im Umgang mit den Messmitteln und den Laborversuchen werden durch Kolloquien und durch schriftliche Berichte zu jedem Laborversuch bewertet.
Verwendbarkeit: In diesem Modul werden gegenüber der Elektronik komplexere Schaltungen vorgestellt. Der Betrieb von Operationsverstärkern zeigt die Zusammenhänge mit den Methoden der linearen Regelungstechnik auf. Mit der Untersuchung des dynamischen Verhaltens des rückgekoppelten Schaltreglers wird der fachübergreifende Bezug zum Modul Regelungstechnik deutlich.

<b>Lehrveranstaltung: Entwurf analoger Systeme</b>
EDV-Bezeichnung: EITB641I
Dozierende(r): Prof. Dr. Herman-Jalli Ng
Umfang (SWS): 2
Turnus: Wintersemester und Sommersemester
Art, Modus: Vorlesung, Pflichtfach
Lehrsprache: Deutsch
Inhalte: <ul style="list-style-type: none"> <li>• Halbleitertechnologie für Integrierte Schaltungen</li> <li>• Fortgeschrittene Schaltungstechnik</li> <li>• Stromspiegel und Aktive Last</li> <li>• Spannungs- und Stromsreferenzen</li> <li>• Operationsverstärker mit bipolaren Transistoren und Feldeffekttransistoren</li> <li>• Grundlagen des Schaltreglers</li> <li>• Abwärtswandler</li> <li>• Dynamisches Verhalten des Abwärtswandlers.</li> </ul>
Empfohlene Literatur: <ul style="list-style-type: none"> <li>• Ulrich Schlienz: Schaltnetzteile und ihre Peripherie, Dimensionierung, Einsatz, EMV. Vieweg-Verlag 2. Auflage 2003</li> <li>• U.Tietze, Ch. Schenk: Halbleiter-Schaltungstechnik. 13. Aufl. Springer 2009</li> <li>• Adel S. SEDRA , Kenneth C. SMITH: Microelectronic Circuits. Saunders College Publishing, Seventh Edition, 2015</li> <li>• Erwin Böhme: Bauelemente der angewandten Elektronik. Vieweg-Verlag, 1998</li> <li>• Paul Gray, Robert Meyer: Analysis and Design of Analog Integrated Circuits, International Student Version. Wiley &amp; Sons, 5. Auflage, 2009</li> <li>• Roubik Gregorian, Gabor Temes: Analog Mos Integrated Circuits for Signal Processing. Wiley Series on Filters, 1986</li> </ul>

<b>Lehrveranstaltung: Labor analoge Systeme</b>
EDV-Bezeichnung: EITB642I

Dozierende(r): Prof. Dr. Herman Jalli Ng
Umfang (SWS): 2
Turnus: Wintersemester und Sommersemester
Art, Modus: Labor, Pflichtfach
Lehrsprache: Deutsch
<p>Inhalte:</p> <p>Versuche zu:</p> <ul style="list-style-type: none"> <li>• Fortgeschrittene Halbleiterschaltungen</li> <li>• Spannungs- und Stromsreferenzen</li> <li>• Operationsverstärker</li> <li>• Abwärtswandler</li> </ul>
<p>Empfohlene Literatur:</p> <ul style="list-style-type: none"> <li>• Ulrich Schlienz: Schaltnetzteile und ihre Peripherie, Dimensionierung, Einsatz, EMV. Vieweg-Verlag 2. Auflage 2003</li> <li>• U.Tietze, Ch. Schenk: Halbleiter-Schaltungstechnik. 13. Aufl. Springer 2009</li> <li>• Adel S. SEDRA , Kenneth C. SMITH: Microelectronic Circuits. Saunders College Publishing, Seventh Edition, 2015</li> <li>• Erwin Böhme: Bauelemente der angewandten Elektronik. Vieweg-Verlag, 1998</li> <li>• Paul Gray, Robert Meyer: Analysis and Design of Analog Integrated Circuits, International Student Version. Wiley &amp; Sons, 5. Auflage, 2009</li> <li>• Roubik Gregorian, Gabor Temes: Analog Mos Integrated Circuits for Signal Processing. Wiley Series on Filters, 1986</li> </ul>